

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 07-298275

(43)Date of publication of application : 10.11.1995

(51)Int.Cl.

H04N 9/07
H04N 5/335

(21)Application number : 06-088502

(71)Applicant : SANYO ELECTRIC CO LTD

(22)Date of filing : 26.04.1994

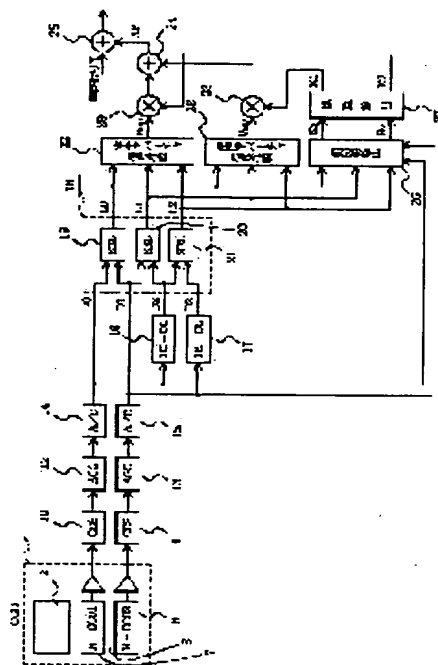
(72)Inventor : MAENAKA AKIHIRO
MORI YUKIO
MURATA HARUHIKO
OKADA HIDESHI
IDE KOICHI

(54) SIGNAL PROCESSING CIRCUIT FOR VIDEO CAMERA

(57)Abstract:

PURPOSE: To improve the sharpness of an image by preventing production of a false aperture signal in the signal processing circuit of a video camera.

CONSTITUTION: A signal from a CCD 1 is subjected to simultaneous processing by 1H delay circuits 16, 17 and a selection circuit 18 and the resulting signal is fed to a horizontal aperture signal generating circuit 22, a vertical aperture signal generating circuit 23 and a correlation detection circuit 26. A mixture ratio of outputs from both the aperture signal generating circuits 22, 23 for an adder circuit 24 is controlled based on the output from the correlation detection means 26 according to a coefficient generated by a coefficient calculation circuit 27. The aperture signal from the adder circuit 24 is added to a luminance signal by an aperture signal addition circuit 25.



LEGAL STATUS

[Date of request for examination]

25.07.1997

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

2816095

[Date of registration]

14.08.1998

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平7-298275

(43) 公開日 平成7年(1995)11月10日

(51) Int.Cl.⁶H 0 4 N 9/07
5/335

識別記号

A
P

庁内整理番号

F I

技術表示箇所

審査請求 未請求 請求項の数 3 O L (全 9 頁)

(21) 出願番号 特願平6-88502

(22) 出願日 平成6年(1994)4月26日

(71) 出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72) 発明者 前中 章弘

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

(72) 発明者 森 幸夫

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

(72) 発明者 村田 治彦

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

(74) 代理人 弁理士 岡田 敬

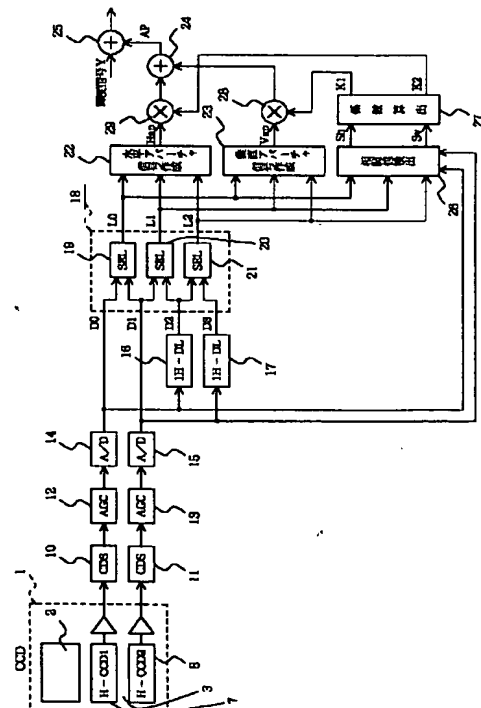
最終頁に続く

(54) 【発明の名称】 ビデオカメラの信号処理回路

(57) 【要約】

【目的】 ビデオカメラの信号処理回路において、偽りのアパーチャ信号の発生を防止し、画像の鮮鋭度を向上させること。

【構成】 CCD 1 からの信号が 1 H 遅延回路 16、17 及び選択回路 18 により同時化され、水平アパーチャ信号作成回路 22、垂直アパーチャ信号作成回路 23 及び相関値検出回路 26 に供給される。両アパーチャ信号作成回路 22、23 の出力は、相関値検出手段 26 の出力に基づいて係数算出回路 27 で作成される係数に従い、加算回路 24 での混合比率が制御される。加算回路 24 からのアパーチャ信号はアパーチャ信号付加回路 25 で輝度信号に付加される。



【特許請求の範囲】

【請求項 1】 各画素に対応して、分光感度特性の異なる複数の種類の色フィルタが、モザイク状に配置された撮像素子からの出力信号を処理するビデオカメラの信号処理回路において、

前記撮像素子からの出力信号に対し、水平方向及び若しくは垂直方向の輪郭を強調するアパーチャ信号を作成するアパーチャ信号作成手段と、水平方向及び若しくは垂直方向の相関の程度を検出する相関値検出手段とを備え、前記相関値検出手段の出力により前記アパーチャ信号作成手段を制御してなるビデオカメラの信号処理回路。

【請求項 2】 前記アパーチャ信号は、前記複数の種類の色フィルタのうち特定の種類の色フィルタが配置された画素からの出力信号で作成されていることを特徴とする請求項 1 記載のビデオカメラの信号処理回路。

【請求項 3】 前記相関値検出手段は、特定の色成分の画素のみに基づいて相関を検出する第 1 水平及び垂直方向相関値検出回路と、全ての色成分の画素に基づいて相関を検出する第 2 水平及び垂直相関値検出回路と、画面の色レベルを検出する色レベル検出回路と、この色レベルに応じて前記第 1 水平及び垂直方向相関値検出回路出力と前記第 2 水平及び垂直方向相関値検出回路出力との混合比を可変する混合比可変手段とからなる請求項 1 記載のビデオカメラの信号処理回路。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、ビデオカメラの信号処理回路に関し、特に、水平方向及び若しくは垂直方向に輪郭強調を行う信号処理回路に関する。

【0002】

【従来の技術】 固体撮像素子を使用した単板式カラービデオカメラでは、固体撮像素子の各画素に対応して特定の色（例えば、R、G、B の 3 色のうちの一つ）の色フィルタが設けられている。そして、特定の色に対応した固体撮像素子の各画素からの信号を処理して色分離を行い輝度信号 Y と色信号 R、G、B を作成している。

【0003】 一方、ビデオカメラにおいては、アパーチャ信号（輪郭強調信号）を作成して輝度信号 Y に加算することにより、水平及び垂直方向の画像の輪郭強調を行っている。

【0004】 図 5 に従来の輪郭強調機能を有するビデオカメラの信号処理回路を示す。CCD 1 は、撮像部 2 と水平転送部 3 とで構成されている。この CCD 1 については、図 6 に詳細に示されている。即ち、光電変換を行うフォトダイオード 4、4、・・・は、図示のようなモザイク配列の色フィルタを備えている。そして、このフォトダイオード及び垂直転送 CCD 5、5、・・・で撮像部が構成される。この垂直転送 CCD は垂直駆動回路 6 の 6 相パルスにより駆動される。水平転送部 3 は、第

1、第 2 水平転送 CCD 7、8 によるデュアルチャンネル構造になっており、水平駆動回路 9 により 2 相水平同時転送駆動されると共に、倍速読み出しが行われて、2 ライン分の信号が同時に得られるようになっている。

尚、上述の様な CCD を備える撮像装置は、本願出願人が先に特願平 5-12578 号として出願しているので詳細な説明は省略する。

【0005】 前記水平転送部からの信号は、CDS 10、11（相関 2 重サンプリング回路）と AGC 12、13 で処理され、それぞれ、A/D 変換回路 14、15 でデジタル信号に変換される。

【0006】 そして、デジタル化された CCD 1 からの出力信号は、直接または 1 H 遅延回路 16、17 を介して選択回路 18 に供給される。1 H 遅延回路は、CCD 1 からのデジタル信号の 1 H（1 水平期間）分を記憶できるメモリであり、その出力からは 1 H 遅延された信号が出力される。選択回路 18 は、4 ライン分の信号から奇数フィールドか偶数フィールドに応じて 3 ライン分の信号を選択するセレクト 19、20、21 からなる。セレクトの制御はフィールドの奇偶を現すフィールド識別信号がにより行われる。そして、奇数フィールドでは D0、D1、D2 の信号が選択され、偶数フィールドでは D1、D2、D3 の信号が選択されることになる。従って、選択回路 18 からは、偶数及び奇数フィールドに対応した 3 ライン分の信号 L0、L1、L2 が得られる。

【0007】 図 7 は、CCD 1 上の画素の配列と選択される画素との関係を示す図である。先に述べたように、奇数フィールド時には、D0、D1、D2 のライン信号が選択されるから、奇数番目に処理される画素は図 7

(b) に示されるものとなる。また、偶数番目に処理される画素は、(c) の如くなる。一方、偶数フィールド時には、D1、D2、D3 のライン信号が選択されるので、奇数番目に処理される画素は (d)、偶数番目に処理される画素は (e) の如くなる。

【0008】 この信号 L0、L1、L2 はそれぞれデジタルフィルタである垂直 LPF 及び水平 BPF で構成される水平アパーチャ信号作成回路 22 及び水平 LPF 及び垂直 BPF で構成される垂直アパーチャ信号作成回路 23 に供給され、この両アパーチャ信号作成回路では図 8 に示す演算が行われる。図 8 において 9 個の画素のうち中央の画素に対するアパーチャ信号が作成される。また、アパーチャ信号作成に際しては画素のうちの半分を占める G の画素のみが演算に使用される。尚、色の要素の頭文字（R、G、B）の添字は 1 桁目の数字が垂直方向の位置を示し、2 桁目の数字が水平方向の位置を表す。

【0009】 図 8 において、奇数フィールド時の奇数番目に処理される画素については、上段の如く 5 つの G の画素に基づきそれぞれ、水平アパーチャ信号 Hap、垂直アパーチャ信号 Vap が演算される。また、偶数番目

に処理される画素については、下段の如く 4 つの G の画素に基づきそれぞれ Hap 、 Vap が演算される。尚、偶数フィールド時は、偶数番目に処理される画素は上段の演算式で、奇数番目に処理される画素は下段の演算式で演算される。

【0010】そして、前記水平及び垂直アパーチャ信号作成回路 22 及び 23 出力は加算回路 24 で加算された後、アパーチャ信号付加回路 25 に供給され、YC 分離後の輝度信号 Y に付加される。

【0011】

【発明が解決しようとする課題】上述の従来例において、G 信号の画素は市松状に配置されているため、アパーチャ信号の演算に必要な画素のうち、もともと G 信号が存在しない画素の信号は補間により求めていた。このため、例えば、水平方向に濃淡を有し、垂直方向の相関が大きい縦縞の画像を撮像した場合、本来は水平アパーチャ信号 Hap のみが発生し、垂直アパーチャ信号 Vap は 0 であるのが好ましいが、偽りの垂直アパーチャ信号 Vap が発生してしまい、本来、輝度変化の無い部分にアパーチャ信号が乗ることにより画質劣化を起こすことがあった。特に、高い周波数のアパーチャ信号を作成しようとするすると、高域の輝度むらが発生するため非常に見づらくなるという欠点があった。

【0012】このため、従来は、アパーチャ信号の高域を制限していたため、あまり画像の鮮鋭度を上げることができなかった。本発明は、上述の欠点を解消するものであり、アパーチャ信号を作成するに当り高域を制限する必要がなく、鮮鋭度の高い画質を得ることができるビデオカメラの信号処理回路を提供するものである。

【0013】

【課題を解決するための手段】本発明は、各画素に対応して、分光感度特性の異なる複数の種類の色フィルタが、モザイク状に配置された撮像素子からの出力信号を処理するビデオカメラの信号処理回路において、前記撮像素子からの出力信号に対し、水平方向及び若しくは垂直方向の輪郭を強調するアパーチャ信号を作成するアパーチャ信号作成手段と、水平方向及び若しくは垂直方向の相関の程度を検出する相関値検出手段とを備え、前記相関値検出手段の出力により前記アパーチャ信号作成手段を制御してなるビデオカメラの信号処理回路である。

【0014】

【作用】本発明の相関値検出手段は、撮像素子出力に基づき、水平方向の相関値 Sh 及び垂直方向の相関値 Sv を検出し、この相関値 Sh 、 Sv に基づき水平アパーチャ信号 Hap 及び垂直アパーチャ信号 Vap の混合比率を制御する。

【0015】即ち、縦縞を撮像した場合、水平相関より垂直相関が強いため ($Sv < Sh$)、係数 $K1$ は小さくなり、垂直アパーチャ信号 Vap が減少するように作用し、また、横縞を撮像した場合、垂直相関より水平相関

が強いため ($Sh < Sv$)、係数 $K2$ が小さくなり、水平アパーチャ信号 Hap が減少するように作用する。よって、偽りのアパーチャ信号の発生が防止される。

【0016】

【実施例】以下、図面に従って本発明の一実施例を説明する。図 1 は本発明の一実施例におけるビデオカメラの信号処理回路のブロック図であり、従来例と同一部分には同一符号を付し、説明を省略する。

【0017】本実施例の特徴は、水平方向及び垂直方向における相関値 Sh 、 Sv を検出する相関値検出回路 26 を設け、この相関値 Sh 、 Sv に基づいて前記加算回路 24 で加算される水平アパーチャ信号 Hap 及び垂直アパーチャ信号 Vap の混合比率を制御する点である。

【0018】即ち、相関値検出回路 26 は、選択回路 18 からの信号 $L0$ 、 $L1$ 、 $L2$ 及び A/D 変換回路 14、15 の出力に基づき水平方向及び垂直方向における相関値 Sh 、 Sv を検出する。この相関値 Sh 、 Sv は共に相関が強い場合には値が小さくなり、相関が弱い場合には値が大きくなる性質を備えている。

【0019】そして、係数算出回路 27 では、相関値 Sh 、 Sv から係数 $K1$ 、 $K2$ を算出するが、 $K1$ と $K2$ の間には、 $K1 + K2 = 1$ の関係が成立する。各係数 $K1$ 、 $K2$ は次式により求められる。

【0020】

【数 1】

$$K1 = Sv / (Sh + Sv)$$

$$K2 = Sh / (Sh + Sv)$$

【0021】即ち、係数 $K1$ は水平方向の相関が垂直方向の相関よりも強い場合 (Sh が Sv より小さい場合) に大きくなり、係数 $K2$ は垂直方向の相関が水平方向の相関よりも強い場合 (Sv が Sh より小さい場合) に大きい値となる。

【0022】前記係数 $K1$ 、 $K2$ はそれぞれ、係数回路 28 及び 29 に供給される。 $K1$ は垂直アパーチャ信号 Vap に乗ぜられ、 $K2$ は水平アパーチャ信号 Hap に乗ぜられる。各係数回路出力は加算回路 24 で加算され、アパーチャ信号 AP となる。このアパーチャ信号 AP がアパーチャ信号付加回路 25 で輝度信号 Y に付加されることにより輝度信号 Y の輪郭強調が行われる。

【0023】従って、水平及び垂直アパーチャ信号 Hap 、 Vap は係数 $K1$ 、 $K2$ により混合比率が制御されることになる。即ち、 $K1$ が大きくなると、 Vap が大きくなり、相対的に $K2$ が小さくなって Hap は小さくなる。

【0024】よって、縦縞を撮像した場合、水平相関より垂直相関が強いため ($Sv < Sh$)、 $K1$ は小さくなり、偽りの垂直アパーチャ信号 Vap の発生が防止される。また、横縞を撮像した場合、垂直相関より水平相関

水平アパーチャ信号Hapの発生が防止される。

【0025】次に前記相関値検出回路26の具体的実施例について図2～図4に従い説明する。図2は相関値検出回路のブロック図を示す。相関値検出回路26は、第1及び第2水平方向相関値検出回路261、262、第1及び第2垂直相関値検出回路263、264、色レベル検出回路265、係数算出回路266、軽好き267、268及び加算器269、270で構成される。前記各相関値検出回路は基本的にはアパーチャ信号作成回路と同様にデジタルフィルタで構成される。

【0026】まず、第1水平方向相関値検出回路261及び第1垂直方向相関値検出回路263の動作について説明する。第1水平方向相関値検出回路261及び第1垂直方向相関値検出回路263では図3の演算式により水平相関Sh1及び垂直相関Sv1が算出される。

【0027】つまり、各処理の対象画素に最も多く含まれるG成分を利用して、相関の大小を表す相関値を計算する。奇数フィールドの奇数番目の処理では、垂直方向の相関値Sv1をG12とG32の差の絶対値で表す。G12とG32は実際には存在しないので、それぞれ、G11、G13及びG31、G33より補間した値を使用する。同様に、奇数フィールドの奇数番目の処理では水平方向の相関値Sh1は、G21とG23の差の絶対値で表す。G21とG23は実際には存在しないのでG11、G31及びG13、G33より補間した値を使用する。

【0028】奇数フィールドの偶数番目の処理では、G12とG32の差の絶対値が垂直方向の相関値Sv1として、G21とG23の差の絶対値が水平方向の相関値Sh1として使用される。

【0029】また、偶数フィールド時は、奇数番目の処理と偶数番目の処理が奇数フィールドで時とは逆になる。一方、第2水平方向相関値検出回路262及び第2垂直方向相関値検出回路264は前画素に基づいて相関を検出し、それぞれ相関値Sh2、Sv2を出力する。この両相関値の算出は図4に示された演算式を使用する。つまり、D22における相関値を求めるのに周辺9個の画素全てを使用する。ここで、演算式は奇数、偶数フィールド及び奇数番目、偶数番目の処理に係わらず同じである。

【0030】ここで、前記第1水平方向相関値検出回路261及び第1垂直方向相関値検出回路263で得られた相関値Sh1、Sv1をこのまま使用することも可能であるが、この相関値検出に使用したGの画素は全体の画素数の1/2しかないため補間した値を使用しており、正確な値が検出できないおそれがある。

【0031】一方、前記第2水平方向相関値検出回路262及び第2垂直方向相関値検出回路264で得られた相関値Sh2、Sv2は、全画素を使用しており補間した値を使用せずに済むため、モノクロあるいは色レベル

の低いときはR、G、Bの出力をすべて輝度信号と見做すことができるため正確な検出が行える。しかしながら、色レベルが高いときは全て輝度信号と見做すと正しい検出ができなくなる。

【0032】そこで、本実施例では色レベルに応じて、加算器269におけるSh1とSh2の混合比率及び加算器270におけるSv1とSv2の混合比率を制御するように構成している。

【0033】即ち、相関値Sh2及びSv2は係数器267、268で色レベルに応じた係数が乗ぜられて加算器269、270でそれぞれSh1、Sv2に加算されSh及びSvとして出力される。

【0034】次に、前記係数の作成について説明する。A/D変換器14、15の出力は、色レベル検出回路265に供給される。この色レベル検出回路265は、画面を複数個のブロックに分割し、各ブロック毎に1フィールド期間にわたって色信号を積算し、全ブロックの全てを加算したものを色レベルとする。この色レベルは係数算出回路266で色レベルに反比例する係数として算出される。即ち、モノクロ及び色レベルの低い画像では係数が1に近くなり、色レベルが高くなるにつれて係数が0に近くなる。従って、この係数によって、加算器269、270での混合比率が可変されることになり、Sh及びSvは、色レベルが低いときはSh2及びSv2の割合が多く、色レベルが高いときはSh2及びSv2の割合が少なくなる。

【0035】相関値検出回路をこのように構成することにより、色レベルに係わらず、最適な方法で相関値の検出を行うことができる。

【0036】

【発明の効果】上述の如く本発明によれば、相関値に応じて水平及び垂直アパーチャ信号の混合比率を制御することにより、偽りのアパーチャ信号の発生を防止できるため、アパーチャ信号の周波数を高くして画像の鮮鋭度を向上させることができる。

【図面の簡単な説明】

【図1】本発明の一実施例におけるビデオカメラの信号処理回路のブロック図である。

【図2】本実施例における相関値検出回路の具体的なブロック図である。

【図3】相関値検出方法を示す説明図である。

【図4】相関値検出方法を示す説明図である。

【図5】従来例におけるビデオカメラの信号処理回路のブロック図である。

【図6】固体撮像素子の構成を示す図である。

【図7】処理対象の画素の選択を説明する選択図である。

【図8】アパーチャ信号作成を示す説明図である。

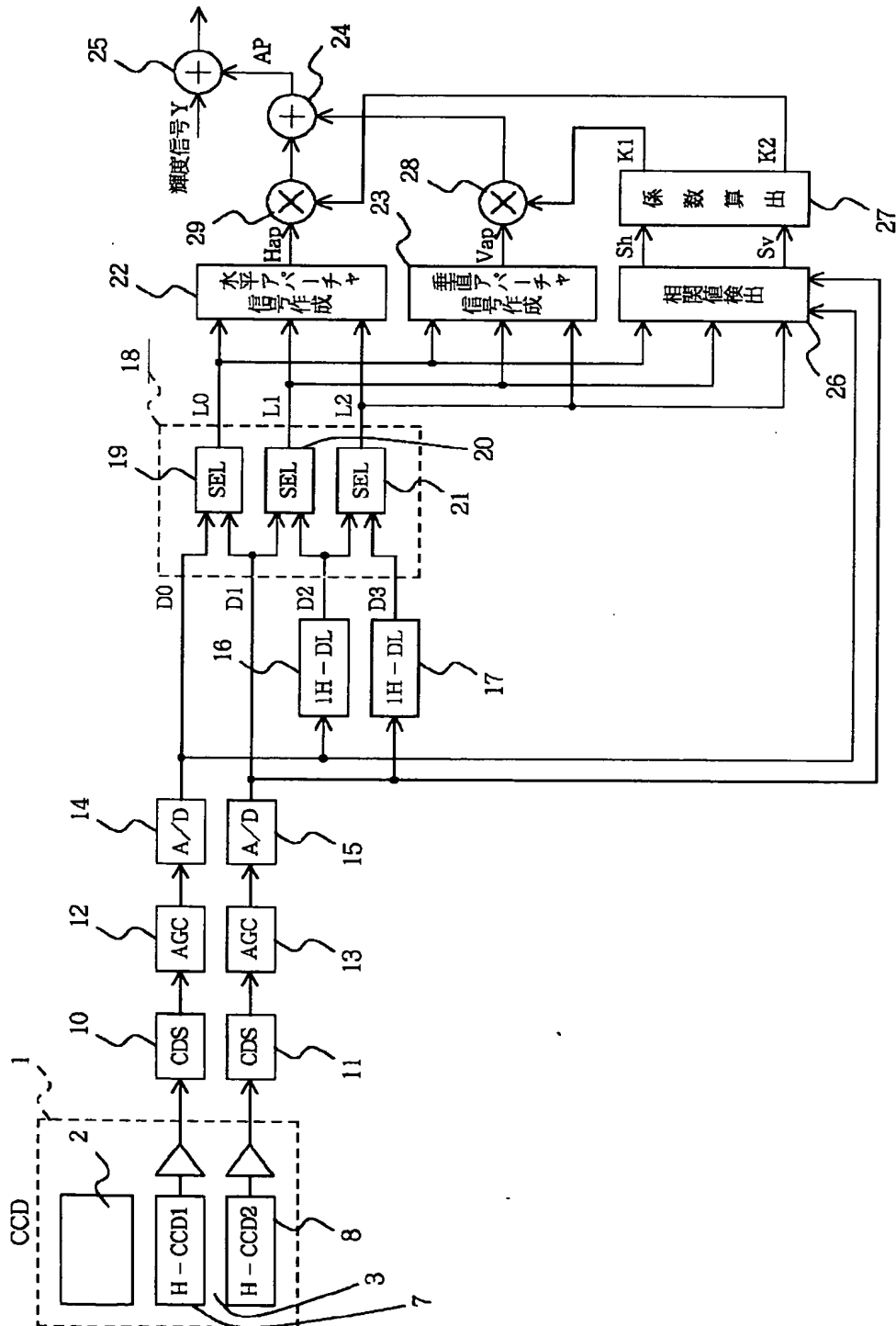
【符号の説明】

1 CCD

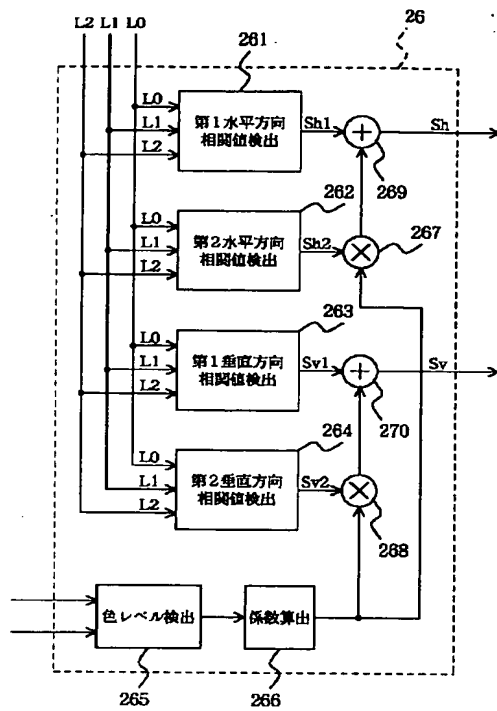
- 22 水平アパーチャ信号作成回路
 23 垂直アパーチャ信号作成回路
 24 加算回路
 25 アパーチャ信号付加回路

- 26 相関値検出回路
 27 係数算出回路
 28、29 係数回路

【図1】



【図 2】



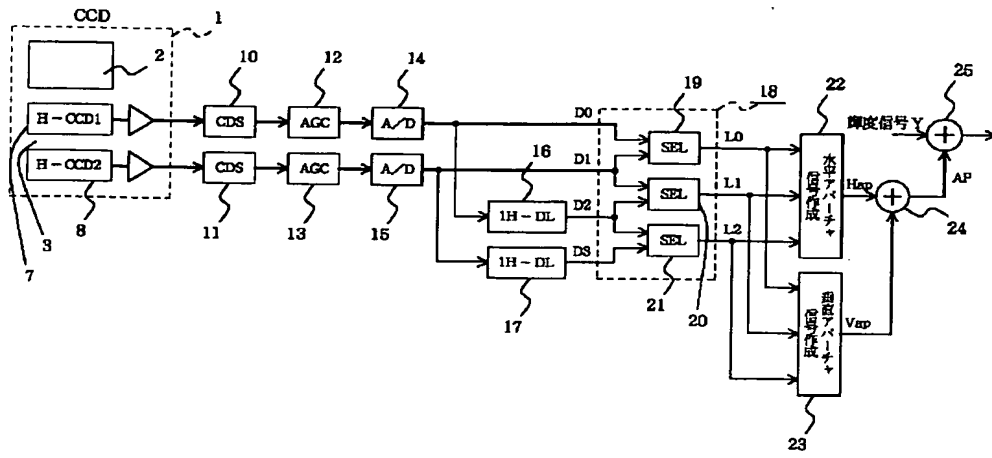
【図 3】

奇数フィールド	垂直相関 (Sv1) と水平相関 (Sh1) の算出法									
奇数画素 <table><tr><td>G11</td><td>R12</td><td>G13</td></tr><tr><td>B21</td><td>G22</td><td>B23</td></tr><tr><td>G31</td><td>R32</td><td>G33</td></tr></table>	G11	R12	G13	B21	G22	B23	G31	R32	G33	$Sv1 = (G11 + G13) / 2 - (G31 + G33) / 2 $ $Sh1 = (G11 + G31) / 2 - (G13 + G33) / 2 $
G11	R12	G13								
B21	G22	B23								
G31	R32	G33								
偶数画素 <table><tr><td>R11</td><td>G12</td><td>R13</td></tr><tr><td>G21</td><td>B22</td><td>G23</td></tr><tr><td>R31</td><td>G32</td><td>R33</td></tr></table>	R11	G12	R13	G21	B22	G23	R31	G32	R33	$Sv1 = G12 - G32 $ $Sh1 = G21 - G23 $
R11	G12	R13								
G21	B22	G23								
R31	G32	R33								

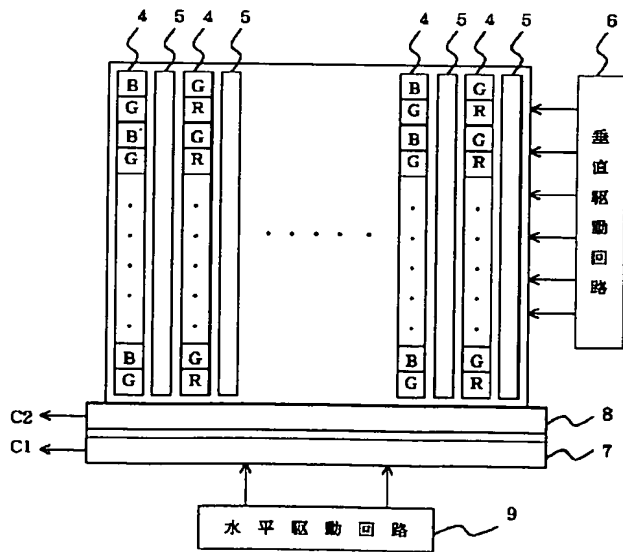
【図 4】

奇数／偶数フィールド	垂直相関 (Sv2) と水平相関 (Sh2) の算出法									
<table><tr><td>D₁₁</td><td>D₁₂</td><td>D₁₃</td></tr><tr><td>D₂₁</td><td>D₂₂</td><td>D₂₃</td></tr><tr><td>D₃₁</td><td>D₃₂</td><td>D₃₃</td></tr></table>	D ₁₁	D ₁₂	D ₁₃	D ₂₁	D ₂₂	D ₂₃	D ₃₁	D ₃₂	D ₃₃	$\begin{aligned} Sv2 = & (D_{11} + 2 \times D_{12} + D_{13}) - (D_{21} + 2 \times D_{22} + D_{23}) \\ & + (D_{21} + 2 \times D_{22} + D_{23}) - (D_{31} + 2 \times D_{32} + D_{33}) \\ \\ Sh2 = & (D_{11} + 2 \times D_{21} + D_{31}) - (D_{12} + 2 \times D_{22} + D_{32}) \\ & + (D_{12} + 2 \times D_{22} + D_{32}) - (D_{13} + 2 \times D_{23} + D_{33}) \end{aligned}$
D ₁₁	D ₁₂	D ₁₃								
D ₂₁	D ₂₂	D ₂₃								
D ₃₁	D ₃₂	D ₃₃								

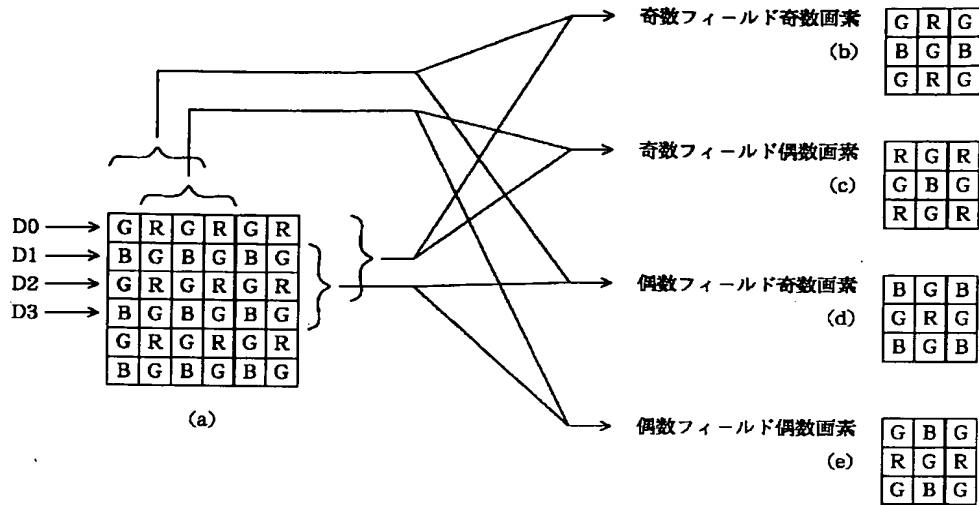
【図 5】



【図 6】



【図 7】



【図 8】

奇数フィールド	水平及び垂直アパーチャ信号演算方法									
<p>奇数画素</p> <table><tr><td>G11</td><td>R12</td><td>G13</td></tr><tr><td>B21</td><td>G22</td><td>B23</td></tr><tr><td>G31</td><td>R32</td><td>G33</td></tr></table>	G11	R12	G13	B21	G22	B23	G31	R32	G33	$H_{ap} = - (G11 + G31) + 2 (2 \times G22) - (G13 + G33)$ $V_{ap} = - (G11 + G13) + 2 (2 \times G22) - (G31 + G33)$
G11	R12	G13								
B21	G22	B23								
G31	R32	G33								
<p>偶数画素</p> <table><tr><td>R11</td><td>G12</td><td>R13</td></tr><tr><td>G21</td><td>B22</td><td>G23</td></tr><tr><td>R31</td><td>G32</td><td>R33</td></tr></table>	R11	G12	R13	G21	B22	G23	R31	G32	R33	$H_{ap} = - 2 \times G21 + 2 (G12 + G32) - 2 \times G23$ $V_{ap} = - 2 \times G12 + 2 (G21 + G23) - 2 \times G32$
R11	G12	R13								
G21	B22	G23								
R31	G32	R33								

【手続補正書】

【提出日】平成 7 年 2 月 6 日

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0004

【補正方法】変更

【補正内容】

【0004】図 5 に従来の輪郭強調機能を有するビデオカメラの信号処理回路を示す。CCD 1 は、撮像部 2 と水平転送部 3 とで構成されている。この CCD 1 については、図 6 に詳細に示されている。即ち、光電変換を行うフォトダイオード 4、4、・・・は、図示のようなモザイク配列の色フィルタを備えている。そして、このフ

ォトダイオード及び垂直転送 CCD 5、5、・・・で撮像部が構成される。この垂直転送 CCD は垂直駆動回路 6 の 6 相パルスにより駆動される。水平転送部 3 は、第 1、第 2 水平転送 CCD 7、8 によるデュアルチャンネル構造になっており、水平駆動回路 9 により 2 相水平同時転送駆動されることにより、倍速読み出しが行われて、2 ライン分の信号が同時に得られるようになっている。尚、上述の様な CCD を備える撮像装置は、本願出願人が先に特願平 5-12578 号として出願しているので詳細な説明は省略する。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0006

【補正方法】変更

【補正内容】

【0006】そして、デジタル化されたCCD1からの出力信号は、直接または1H遅延回路16、17を介して選択回路18に供給される。1H遅延回路は、CCD1からのデジタル信号の1H（1水平期間）分を記憶できるメモリであり、その出力からは1H遅延された信号が出力される。選択回路18は、4ライン分の信号から奇数フィールドか偶数フィールドに応じて3ライン分の信号を選択するセレクト19、20、21からなる。セレクトの制御はフィールドの奇偶を表わすフィールド識別信号により行われる。そして、奇数フィールドではD0、D1、D2の信号が選択され、偶数フィールドではD1、D2、D3の信号が選択されることになる。従って、選択回路18からは、偶数及び奇数フィールドに対応した3ライン分の信号L0、L1、L2が得られる。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0025

【補正方法】変更

【補正内容】

【0025】次に前記相関値検出回路26の具体的実施例について図2～図4に従い説明する。図2は相関値検出回路のブロック図を示す。相関値検出回路26は、第1及び第2水平方向相関値検出回路261、262、第1及び第2垂直相関値検出回路263、264、色レベル検出回路265、係数算出回路266、係数器267、268及び加算器269、270で構成される。前記各相関値検出回路は基本的にはアパーチャ信号作成回路と同様にデジタルフィルタで構成される。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0027

【補正方法】変更

【補正内容】

【0027】つまり、各処理の対象画素に最も多く含まれるG成分を利用して、相関の大小を表す相関値を計算する。奇数フィールドの奇数画素の処理では、垂直方向の相関値Sv1をG12とG32の差の絶対値で表す。G12とG32は実際には存在しないので、それぞれ、G11、G13及びG31、G33より補間した値を使用する。同様に、奇数フィールドの奇数画素の処理では水平方向の相関値Sh1は、G21とG23の差の絶対値で表す。G21とG23は実際には存在しないのでG11、G31及びG13、G33より補間した値を使用する。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0028

【補正方法】変更

【補正内容】

【0028】奇数フィールドの偶数画素の処理では、G12とG32の差の絶対値が垂直方向の相関値Sv1として、G21とG23の差の絶対値が水平方向の相関値Sh1として使用される。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0029

【補正方法】変更

【補正内容】

【0029】また、偶数フィールド時は、奇数画素の処理と偶数画素の処理が奇数フィールドで時とは逆になる。一方、第2水平方向相関値検出回路262及び第2垂直方向相関値検出回路264は前画素に基づいて相関を検出し、それぞれ相関値Sh2、Sv2を出力する。この両相関値の算出は図4に示された演算式を使用する。つまり、D22における相関値を求めるのに周辺9個の画素全てを使用する。ここで、演算式は奇数、偶数フィールド及び奇数画素、偶数画素の処理に係わらず同じである。

フロントページの続き

(72)発明者 岡田 秀史
大阪府守口市京阪本通2丁目5番5号 三
洋電機株式会社内

(72)発明者 井出 廣一
大阪府守口市京阪本通2丁目5番5号 三
洋電機株式会社内